LDS REG,MEM

דוגמא:

LDS SI,[1022]

טען את אוגר (בד"כ או SI או DI) וטען את אוגר DS. המשמעות: אתחול בכתובת של קטע הנתונים הרגיל.

LES REG, MEM

(אותו רעיון)

מחסנית:

PUSH AX

דחוף את מה שהיה לך בראש המחסנית לתוך AX. הSP יורד ב2 כתובות.

POP AX

שולף את הנתון מAX ושם אותו במחסנית. הSP עולה ב2 כתובות.

פקודות אריתמטיות

ADD MEM/REG1, MEM/REG2

דוגמא:

ADD SI,CX

מכניס את SI+CX לתוך SI.

ADC MEM/REG1, MEM/REG2

דוגמא:

ADC AX,[BX]

מכניס את AX+[BX]+CF לתוך AX

INC MEM/REG

דוגמא:

INC AX

לוקח את התוכן של AX ומוסיף לו אחד.

הוראה זו פועלת על אוגר של 16 סיביות בלבד. אסור לה לעבוד על אוגרי מקטע.

SUB MEM/REG1, MEM/REG2

דוגמא:

SUB DH,[BP+4]

לוקח את הנתון שבכתובת BP+4, מחסר אותו מהתוכן שיש בDH והתוצאה הסופית תשמר בDH.

עוד דוגמאות:

SUB AX,DATA

SUB AL,065: AL-65 -> AL

SBB MEM/REG1, MEM/REG2

דוגמאות:

SBB [BP+SI],03F8: BP+SI+SS-03F8 -> BP+SI+SS

SBB AL,064: AL-64-CF -> AL

DEC MEM/REG1, MEM/REG2

(אותו דבר כמו INC, רק בחיסור)

MUL MEM/REG

משתמשים בו למספרים לא מסומנים.

בצע כפל בין תוכן אוגר או זכרון, לבין אוגר AL או AX. בכפל של מספרים בני 16 סיביות: המכפיל יהיה האוגר AX, והתוצאה תהיה ב2 אוגרים: DX וAX. לDX יכנס הגבוה, ולAX יכנס הנמוך.

IMUL MEM/REG

אותו דבר כמו MUL, רק שמשתמשים בו למספרים מסומנים.

DIV MEM/REG

משתמשים בו למספרים לא מסומנים.

בצע פעולת חילוק בין האוגר AX לבין תוכן של אוגר או זיכרון. כאשר המחלק הוא נתון באורך של 8 סיביות. המחולק יהיה תוכן האוגר AX. במקרה זה נקבל: החלק השלם יהיה באוגר AL, והשארית בAH.

אם המחלק הוא 16 סיביות, החלק השלם יהיה בAX והשארית תהיה בDX.

IDIV MEM/REG

אותו דבר כמו DIV, רק שמשתמשים בו למספרים מסומנים.

הוראות קפיצה

JMP MEM/REG

JA MEM/REG

JAE MEM/REG

JB MEM/REG

JBE MEM/REG

JG MEM/REG

JL MEM/REG